

Estructura del Lenguaje



Fernando Rincón

(frincon@inf-cr.uclm.es)

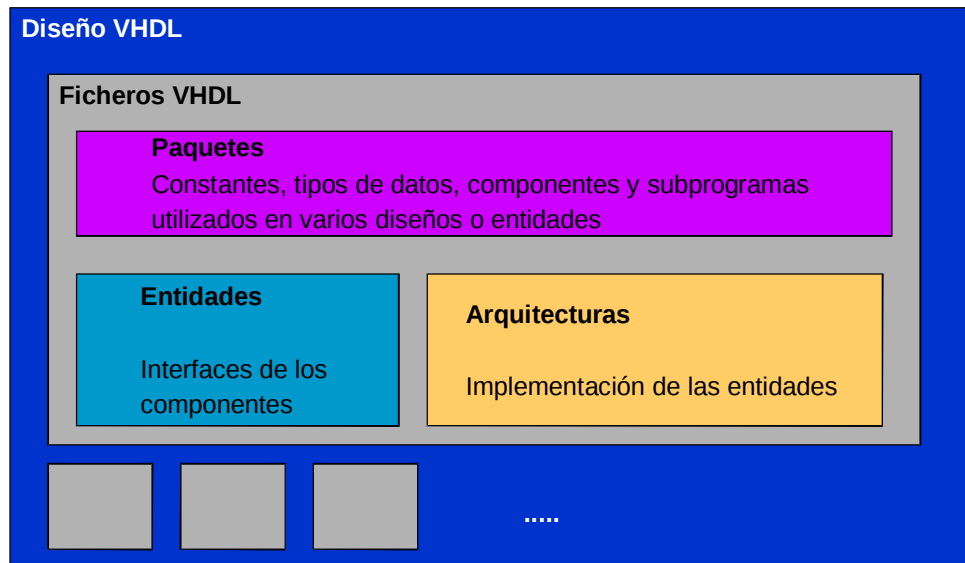
Arquitectura y Redes de Computadores
Escuela Superior de Informática
Universidad de Castilla-La Mancha

(arco.inf-cr.uclm.es)
(www.inf-cr.uclm.es)
(www.uclm.es)

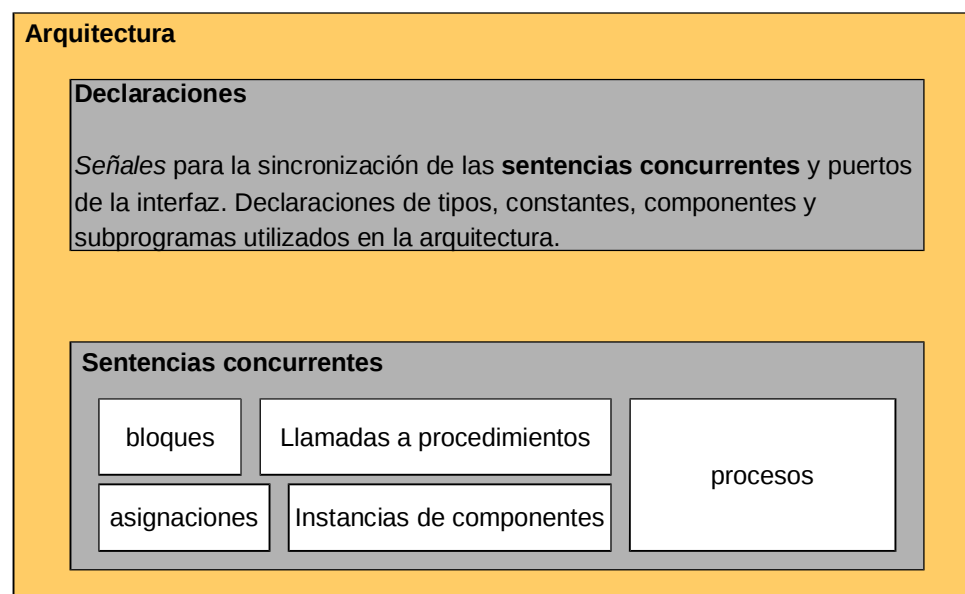


- Estructura de un diseño VHDL
- Estructura de una arquitectura
- Estructura de un proceso

Estructura de un Diseño VHDL



Estructura de una Arquitectura



Estructura de un Proceso

Proceso

Declaraciones

Variables internas que almacenan valores temporales. Tipos, constantes y subprogramas utilizados localmente.

Sentencias secuenciales

Asignaciones
de señales

Asignaciones
de variables

Llamadas a
procedimientos

Sentencias *wait*

Sentencias *next*

Sentencias *if*

Sentencias *null*

Sentencias *case*

Sentencias *loop*

Sentencias *exit*

